



Die DMOS GmbH ist ein Design Center zur Entwicklung von anwendungsspezifischen Mixed-Signal-Schaltkreisen für Hochvolt-Applikationen, die in der Automobilindustrie sowie in der Gebäude- und Industrieautomatisierung eingesetzt werden. Seit 2008 verfügt die DMOS GmbH über exzellente Entwicklungs- und Arbeitsbedingungen in einem eigenen Entwicklungs- und Bürogebäude in der Nähe des Dresdener Hauptbahnhofes. DMOS ist ein Tochterunternehmen der Elmos Semiconductor AG.

Praktikumsaufgabe/Abschlussarbeit bei der DMOS GmbH

Simulative Verifikation eines IP Blocks

Die DMOS GmbH entwickelt u.A. ICs mit speziellen Busschnittstellen wie LIN, CAN, FlexRay usw.. Im Zuge der ständigen Verbesserung sind dabei regelmäßig Überarbeitungen nötig, um den wachsenden Anforderungen an die EMC Performance gerecht zu werden. Dazu sind detaillierte Simulationen incl. Störabstrahlung und Störfestigkeit nötig.

Im Rahmen eines Praktikums/einer Abschlussarbeit sind folgende Aufgaben zu lösen:

- Verifikation der physikalischen Schnittstelle für ein Bussystem
- Einarbeitung und Verständnis der Spezifikation
- Erarbeitung des Verifikationsplanes
- Erstellung von Testbenchen mittels Synopsys CAD Software für jeden Parameter
- Durchführung der Simulationen
- Überprüfung und Präsentation der Resultate

Anforderungen:

- Abgeschlossenes Grundstudium der Elektrotechnik, Mechatronik (oder vergleichbar)
- Interesse an Schaltungstechnik, Simulation, Bauelementeeigenschaften und deren parasitäres Verhalten

Das Thema soll im Rahmen eines Praktikums oder einer Abschlussarbeit bearbeitet werden. Die Arbeit wird mit einer angemessenen Vergütung entlohnt.



Neugierig geworden? Dann bewerben Sie sich bei uns! Schicken Sie uns Ihre Unterlagen als PDF-Datei per Mail.

Wir freuen uns darauf, mehr über Sie zu erfahren!

Ihr Ansprechpartner

DMOS GmbH
Bergstraße 4
D-01069 Dresden

Tel.: 0351 / 479 42 – 0
dmos-bewerbungen@dmos2002.de

www.dmos2002.de



The design center DMOS GmbH in Dresden develops customer specific mixed signal integrated circuits for smart power applications, mainly used in the automotive industry. Our ASICs and ASSPs are also used in smart home appliances or the "industry 4.0". Since 2008 the DMOS GmbH owns a new building, with excellent work and development conditions close to Dresden Main Station.

The DMOS GmbH is a subsidiary of the Elmos Semiconductor AG.

Internship/Thesis at the DMOS GmbH

IP block verification using simulation

DMOS develops ICs with Bus interfaces like CAN, LIN and FlexRay. We need to continuously improve our products to fulfil the increasing EMC requirements. Detailed simulations including EMI and EME behavior are necessary for successful implementation.

During this internship/thesis the following tasks are to be solved:

- Verification of transceiver physical layer interface
- Understanding of IP block specification
- Prepare verification plan
- Derive and develop testbenches using Synopsys CAD software for each specification parameter
- Run simulations
- Review and present results

Requirements:

- Completed basic course of studies of Electrical Engineering, Mechatronics (or equivalent)
- Interest in circuit design, simulation, device behavior and parasitics

It is intended to work on this topic during an internship or within a scope of a thesis. This work will be remunerated equitably.

dmos²
member of the elmos group

Interested? Apply for it!

Send us your application as PDF-File by Mail.

We are looking forward to get to know you in person!

Contact:

DMOS GmbH
Bergstraße 4
D-01069 Dresden

Tel.: 0351 / 479 42 – 0
dmos-bewerbungen@dmos2002.de

www.dmos2002.de