



Die DMOS GmbH ist ein Design Center zur Entwicklung von anwendungsspezifischen Mixed-Signal-Schaltkreisen für Hochvolt-Applikationen, die in der Automobilindustrie sowie in der Gebäude- und Industrieautomatisierung eingesetzt werden. Seit 2008 verfügt die DMOS GmbH über exzellente Entwicklungs- und Arbeitsbedingungen in einem eigenen Entwicklungs- und Bürogebäude in der Nähe des Dresdener Hauptbahnhofes. DMOS ist ein Tochterunternehmen der Elmos Semiconductor AG.

Praktikumsaufgabe/Abschlussarbeit bei der DMOS GmbH

Entwicklung eines Eclipse-Plugins (Java) für UVM-Template-Generator

Die DMOS GmbH verwendet zur strukturierten Generierung von SystemVerilog UVM-Testumgebungen einen Template-basierenden Generator. Die Editierung der Testsequenzen erfolgt mit der Entwicklungsumgebung Eclipse. Im Rahmen eines Praktikums soll ein Eclipse-Plugin mit Java entwickelt werden, welches die Arbeit mit dem Template-Generator in die Eclipse-Umgebung integriert. Weiterführend soll das Plugin um SystemVerilog Textformatier- und Autovervollständigungsverfahren ergänzt werden.

Im Rahmen eines Praktikums/einer Abschlussarbeit sind folgende Aufgaben zu lösen:

- Einarbeitung in die Projektstruktur
- Entwicklung eines Plugins für die Entwicklungsumgebung Eclipse zur Integration des SystemVerilog Testbench-Generators
- Einbau von Textformatier- und Autovervollständigungsverfahren

Anforderungen:

- Abgeschlossenes Grundstudium der Elektrotechnik, Informatik oder Informationssystemtechnik
- Erfahrung in der objektorientierten Programmierung mit Java.
- Grundkenntnisse in SystemVerilog

Das Thema soll im Rahmen eines Praktikums oder einer Abschlussarbeit bearbeitet werden. Die Arbeit wird mit einer angemessenen Vergütung entlohnt.

dmos²
member of the elmos group

Neugierig geworden? Dann bewerben Sie sich bei uns! Schicken Sie uns Ihre Unterlagen als PDF-Datei per Mail.

Wir freuen uns darauf, mehr über Sie zu erfahren!

Ihr Ansprechpartner

DMOS GmbH
Bergstraße 4
D-01069 Dresden

Tel.: 0351 / 479 42 – 0
dmos-bewerbungen@dmos2002.de

www.dmos2002.de



The design center DMOS GmbH in Dresden develops customer specific mixed signal integrated circuits for smart power applications, mainly used in the automotive industry. Our ASICs and ASSPs are also used in smart home appliances or the "industry 4.0". Since 2008 the DMOS GmbH owns a new building with excellent work and development conditions close to the Dresden Main Station.
The DMOS GmbH is a subsidiary of the Elmos Semiconductor AG.

Internship/thesis at DMOS GmbH

Developing an Eclipse plugin (Java) for the UVM template generator

For generation of SystemVerilog UVM test environments, DMOS GmbH uses a template-based generator. The edition of test sequences incorporates the IDE Eclipse. Subject of the project is to develop a plugin for Eclipse (using Java) which integrates the template generator into the Eclipse environment. Furthermore, the plugin should be extended in order to offer text formatting and autocomplete features for SystemVerilog.

During this internship/thesis the following tasks are to be solved:

- Familiarize with the existing project structure
- Develop a plugin for Eclipse that integrates the SystemVerilog template generator
- Integrate text formatting and autocomplete features

Requirements:

- Completed basic course of Electrical Engineering, Informatics or Information Systems Technology
- Experiences in Object Oriented Programming with Java
- Basic knowledge of SystemVerilog

It is intended to work on this topic during an internship or within a scope of a thesis. This work will be remunerated equitable.



Interested? Apply for it!

Send us your application as PDF file by mail.

We are looking forward to get to know you personally!

Contact:

DMOS GmbH
Bergstraße 4
D-01069 Dresden

Tel.: 0351 / 479 42 – 0
dmos-bewerbungen@dmos2002.de

www.dmos2002.de